



<b>Grado:</b> GRADO EN INGENIERÍA INFORMÁTICA		<b>Curso:</b> 1º (2C)	
<b>Asignatura:</b> 803261 - Fundamentos de electricidad y electrónica		<b>Abrev:</b> FEE	6 ECTS
<b>Asignatura en Inglés:</b> Introduction to the concepts of electricity and electronics		<b>Carácter:</b> Obligatoria	
<b>Materia:</b> Física		6 ECTS	
<b>Otras asignaturas en la misma materia:</b> No hay			
<b>Módulo:</b> Materias básicas			
<b>Departamento:</b> Física Aplicada III		<b>Coordinador:</b> Sánchez Balmaseda, Margarita	

**Descripción de contenidos mínimos:**

- Conceptos básicos de magnitudes eléctricas.
- Conducción eléctrica.
- Capacidad.
- Tipos de señales en un circuito: ondas.
- Elementos de un circuito y características tensión-corriente.
- Métodos básicos de análisis de circuitos.
- Carga y descarga de un condensador.
- Introducción a los semiconductores: semiconductores intrínsecos y extrínsecos.
- Conductividad eléctrica en semiconductores.
- Aplicaciones.
- Unión p-n.
- Característica de un diodo.
- Modelo de gran señal.
- Circuitos con diodos.
- Dispositivos optoelectrónicos.
- Transistor MOSFET.
- Transistor bipolar de unión.
- Circuitos con transistores.

**Programa detallado:**

PARTE 1. Conceptos básicos de magnitudes eléctricas y circuitos eléctricos.

Tema I. Campo eléctrico. Corriente eléctrica

1. Ley de Coulomb y campo eléctrico: Carga eléctrica. Ley de Coulomb. Campo eléctrico. 2. Energía potencial y potencial eléctrico: Energía potencial eléctrica. Potencial eléctrico y diferencia de potencial. 3. Condensadores: Los materiales conductores. Capacidad y condensadores. 4. Corriente eléctrica: Corriente eléctrica. Conductividad eléctrica y Ley de Ohm. Ley de Joule. Potencia eléctrica.

Tema II. Campo magnético. Ondas electromagnéticas

1. Campo magnético: Fuentes de campo magnético. Inducción magnética. 2 Ondas electromagnéticas: Ondas: conceptos básicos. Ondas electromagnéticas. Fotones

Tema III. Circuitos eléctricos

1. Análisis de circuitos: Definiciones básicas: nodo, lazo, malla y rama. Leyes de Kirchhoff. Tipos de elementos en un circuito. Fuentes DC y fuentes AC. Característica tensión corriente. Asociación de elementos. Métodos básicos de análisis de circuitos. Teorema de Thévenin. 2. Circuitos con señales variables en el tiempo: Carga y descarga de un condensador.

PARTE 2. Semiconductores y dispositivos electrónicos.

TEMA IV. Dispositivos de unión de dos terminales

1. Introducción a los semiconductores: Conductores, aislantes y semiconductores. Semiconductores extrínsecos. Conductividad eléctrica en semiconductores. Generación y recombinación de portadores Aplicaciones. 2. Unión p-n: La unión p-n en equilibrio. La unión p-n polarizada. Curva característica del diodo. 3. El diodo de unión como elemento de un circuito. Punto de trabajo y recta de carga. Análisis a gran señal. Circuitos prácticos con diodos. 4. Dispositivos optoelectrónicos: La célula solar. El diodo emisor de luz.

TEMA V. Transistores

1. Transistor MOS de efecto de campo (MOSFET): Estructura. Funcionamiento básico. Tensión umbral. Ecuaciones características y regiones de operación. Circuitos prácticos con transistores MOS. Introducción a la lógica CMOS. 2. Transistor bipolar de unión (BJT): Estructura y funcionamiento básico.

**Programa detallado en inglés:**

PART 1. Basic concepts of electric parameters and electrical circuits.

Topic I. Electric field. Electric current

1. Coulomb's law and electric field: Electric charge. Coulomb's law. Electric field. 2. Potential energy and electric potential: Electric potential energy. Electric potential and potential difference. 3. Conductors and capacitors: Conductive materials. Capacity and capacitors. 4.

Fecha: \_\_\_\_ de \_\_\_\_\_ de \_\_\_\_

Firma del Director del Departamento:



**UNIVERSIDAD COMPLUTENSE DE MADRID**  
**FACULTAD DE INFORMATICA**

Electrical current: Electrical current. Conductivity and Ohm's Law. Joule law. Electrical Power.

Topic II. Magnetic field. Electromagnetic waves.

1. Magnetic field: Magnetic field sources. Magnetic induction. 2. Electromagnetic waves: Waves: the basic concepts. Electromagnetic waves. Photons.

Topic III. Electrical circuits

1. Circuit analysis: Basic definitions: nodes, loops, meshes and branches. Kirchoff's laws. Circuit components. DC and AC sources. Current-voltage characteristic. Association of components. Basic methods of circuit analysis. Thevenin's theorem. 2. Circuits with time variant signals: Charge and discharge of a capacitor.

PART 2. Semiconductors and electronic devices.

Topic IV. Two terminal devices

1. Introduction to semiconductors: Conductors, insulators and semiconductors. Extrinsic semiconductors. Electrical conductivity in semiconductors. Generation and recombination of charge carriers. Applications. 2. P-n junction: P-n junction in equilibrium. Polarized p-n junction. Characteristic I-V curve of the diode. 3. Junction diodes as circuit components: Bias point and load line. Large-signal analysis. Practical circuits with diodes. 4. Optoelectronic devices: Solar cells. Light emitting diodes.

Topic V. Transistors

2. MOSField Effect Transistor (MOSFET): Structure and basic operation. Threshold voltage. Characteristic equations and operating modes. Circuits with MOS transistors. Introduction to CMOS logic. 2. Bipolar junction transistor (BJT): Structure and basic operation.

**Competencias de la asignatura:**

**Generales:**

CG5-Comprensión y dominio de los conceptos básicos de campos y ondas y electromagnetismo, teoría de circuitos eléctricos, circuitos electrónicos, principio físico de los semiconductores y familias lógicas, dispositivos electrónicos y fotónicos, y su aplicación para la resolución de problemas propios de la ingeniería.

**Específicas:**

No tiene

**Básicas y Transversales:**

CT2-Capacidad de análisis y síntesis en la resolución de problemas.

**Resultados de aprendizaje:**

Análisis crítico de soluciones. (CT2)

Argumentar las elecciones de aproximaciones físicas relevantes. (CT2)

Comprender y resolver problemas de electromagnetismo básico. (CG5)

Evaluar la eficiencia de los métodos de cálculo para elegir el más adecuado. (CT2)

Resolver circuitos eléctricos lineales y electrónicos basados en diodos y transistores. (CG5)

**Evaluación:**

Según el plan de estudios oficial verificado todas las pruebas realizadas en cada asignatura serán comunes a todos los grupos de la misma. La calificación final tendrá en cuenta exámenes sobre la materia: 80-90% y otras actividades: 10-20%

En el apartado "Otras actividades" se podrá valorar la participación activa en el proceso de aprendizaje, la realización de prácticas y ejercicios y la realización de otras actividades dirigidas.

Antes del comienzo de cada curso escolar se concretarán en las fichas docentes los porcentajes exactos que se utilizarán durante ese curso para la evaluación de la materia (ver Evaluación detallada).

La calificación reflejará los resultados de aprendizaje de las diferentes competencias que se adquieren en el módulo o materia.

**Evaluación detallada:**

Examen final (80%-90%).

Examen parcial escrito al finalizar la primera parte (Temas I, II y III), de carácter opcional y liberatorio para la convocatoria de junio exclusivamente. La nota del parcial, en caso haberse liberado, pondera un 50% de la calificación total del examen final de junio.

Realización de controles, ejercicios y problemas en clase y/o propuestos (10%-20%).

La calificación final en junio y septiembre será la mayor de las dos siguientes opciones:

$CFINAL = 0.8CEX + 0.2CACT$  o  $CFINAL = 0.9CEX + 0.1CACT$ .

CEX = Calificación del examen, sobre una escala de 10, teniendo en cuenta a los resultados del examen

**Exámenes:**

<input checked="" type="checkbox"/> En Aula	<input type="checkbox"/> En Lab
<b>Parciales</b> (solo anuales)	<b>Finales</b>
<input type="checkbox"/> 1er Cuat.	<input checked="" type="checkbox"/> Final Ordinaria
<input checked="" type="checkbox"/> 2do Cuat.	<input type="checkbox"/> Final Extraordinaria
<input type="checkbox"/> Sin Examen	

Fecha: \_\_\_\_ de \_\_\_\_\_ de \_\_\_\_

Firma del Director del Departamento:



UNIVERSIDAD COMPLUTENSE DE MADRID  
FACULTAD DE INFORMATICA

parcial en la convocatoria de junio.

CACT = Calificación de otras actividades, sobre una escala de 10.

**Actividades formativas:**

Las actividades formativas que se van a realizar para esta materia se dividen en tres grupos:

- Actividades presenciales: 30-40% de la dedicación del alumno. Estas actividades podrán incluir:

Clases teóricas magistrales.

Clases de problemas.

Laboratorios.

Seminarios.

- Actividades dirigidas: 10-15% de la dedicación del alumno. Estas actividades podrán incluir:

Trabajos dirigidos.

Tutorías dirigidas.

- Trabajo personal: 50-55% de la dedicación del alumno. Estas actividades podrán incluir:

Trabajo personal no dirigido: Estudio, preparación de exámenes, realización de ejercicios.

Realización de exámenes.

**Actividades docentes:**

Reparto de créditos:

Teoría: 4,50

Problemas: 1,50

Laboratorios: 0,00

Otras actividades:

Actividades presenciales:

Clases teóricas con ejemplos de aplicación (30%)

Clases de resolución de problemas (10%)

Actividades dirigidas:

Tutorías y trabajos dirigidos (10%)

Trabajo personal:

Estudio, preparación de exámenes, realización de ejercicios. Realización de exámenes. (50%)

**Bibliografía:**

1. P. A. Tipler. Física Volumen 2. Editorial Reverté.

2. T. Ruiz, O. Arbelaitz, I. Etxeberria. Análisis Básico de Circuitos Eléctricos y Electrónicos. Pearson Prentice Hall.

Ficha docente guardada por última vez el 22/06/2017 10:11:00 por el departamento: Interdepartamental FAIII y FM

Fecha: \_\_\_\_ de \_\_\_\_\_ de \_\_\_\_

Firma del Director del Departamento:



**UNIVERSIDAD COMPLUTENSE DE MADRID**  
**FACULTAD DE INFORMÁTICA**

Fecha: \_\_\_\_ de \_\_\_\_\_ de \_\_\_\_

Firma del Director del Departamento: