



UNIVERSIDAD COMPLUTENSE DE MADRID
FACULTAD DE INFORMATICA

Ficha del curso: 2015-2016

| | | |
|--|------------------|---|
| Grado: GRADO EN INGENIERÍA INFORMÁTICA | | Curso: 4º (1C) |
| Asignatura: 803289 - Arquitectura de Computadores | Abrev: AC | 6 ECTS |
| Asignatura en Inglés: Computer Architecture | | |
| Materia: Tecnología y Arquitectura de Computadores | | 12 ECTS |
| Otras asignaturas en la misma materia: Tecnología y Organización de Computadores | | 6 ECTS |
| Módulo: Complementario | | |
| Departamento: Arquitectura de Computadores y Automática | | Coordinador: Hermida Correa, Román |

Descripción de contenidos mínimos:

Paralelismo a nivel de instrucción y a nivel thread.
Introducción a los multiprocesadores: Problemas de sincronización.
E/S y sistemas de almacenamiento.

Programa detallado:

Módulo 1. Introducción y tendencias en arquitectura de computadores.

- Contexto de la asignatura
- Evolución tecnológica, binomio arquitectura-tecnología
- Consumo de energía
- Factores determinantes del coste
- Fiabilidad
- Medidas de rendimiento

Módulo 2. Paralelismo a nivel de instrucción y multithreading.

- Técnicas de compilación básicas.
- Planificación dinámica de instrucciones: dependencias y renombramiento de registros
- Técnicas de predicción de saltos.
- Ejecución especulativa.
- Lanzamiento múltiple con planificación estática
- Lanzamiento múltiple con planificación dinámica
- Arquitectura VLIW
- Límites del paralelismo a nivel de instrucción.
- Ejemplos: Evolución de arquitecturas Intel
- Multithreading: concepto y tipos
- Ejemplos de arquitecturas multithread

Módulo 3. Paralelismo a nivel de datos.

- Concepto de arquitectura vectorial
- Instrucciones SIMD para procesamiento multimedia
- Unidades para procesamiento gráfico (GPUs)
- Paralelismo a nivel bucle: vectorización

Módulo 4. Multiprocesadores

- Conceptos básicos de multiprocesamiento
- La red de interconexión
- Arquitecturas de memoria compartida centralizada.
- Coherencia de cache: protocolos.
- Arquitectura de memoria compartida distribuida.
- Coherencia basada en directorio.
- Sincronización. Primitivas de sincronización.
- Concepto de consistencia de memoria: modelos.
- Introducción a la programación paralela

Módulo 5. Sistemas de almacenamiento

- Almacenamiento en disco
- Arrays de discos (RAID)
- Fiabilidad
- Medidas de rendimiento
- Mecanismos de interconexión
- Ejemplos

Programa detallado en inglés:

Fecha: ____ de _____ de ____

Firma del Director del Departamento:



UNIVERSIDAD COMPLUTENSE DE MADRID
FACULTAD DE INFORMATICA

- o Module 1. Introduction and trends in computer architecture
 - Context of the course
 - Technological evolution. The technology -architecture interaction.
 - Energy consumption
 - Key components of cost.
 - Reliability
 - Measuring performance
- o Module 2. Instruction-level parallelism (ILP) and multithreading.
 - Basic compilation techniques
 - Dynamic instruction scheduling: dependences and register renaming
 - Branch prediction
 - Speculative execution
 - Multiple issue with static scheduling
 - Multiple issue with dynamic scheduling
 - VLIW architecture
 - Limits of ILP
 - Examples: Evolutions of Intel architectures
 - Multithreading: concept and types
 - Examples of multithread architectures
- o Module 3. Data-level parallelism
 - Vector architecture
 - SIMD instruction set extensions for multimedia
 - Graphics processing units (GPUs)
 - Loop-level parallelism: vectorization
- o Module 4. Multiprocessors
 - Basic concepts of multiprocessing
 - The interconnection network
 - Centralized shared memory architectures
 - Cache coherence: protocols.
 - Distributed shared memory architectures
 - Directory-based cache coherence
 - Synchronization: primitives
 - Concept of memory consistency: models
 - Introduction to parallel programming
- o Module 5. Storage systems
 - Disk storage
 - Disk arrays (RAID)
 - Reliability
 - Performance evaluation
 - Interconnection mechanisms
 - Examples

Competencias de la asignatura:

Generales:

No tiene

Específicas:

No tiene

Básicas y Transversales:

CT1-Capacidad de comunicación oral y escrita, en inglés y español utilizando los medios audiovisuales habituales, y para trabajar en equipos multidisciplinares y en contextos internacionales.

CT2-Capacidad de análisis y síntesis en la resolución de problemas.

CT3-Capacidad para gestionar adecuadamente la información disponible integrando creativamente conocimientos y aplicándolos a la resolución de problemas informáticos utilizando el método científico.

Resultados de aprendizaje:

No tiene

Evaluación:

Todas las pruebas realizadas en cada asignatura serán comunes a todos los grupos de la misma.

Fecha: ____ de _____ de ____

Firma del Director del Departamento:



La calificación final tendrá en cuenta:

Exámenes sobre la materia: 60-90%

Otras actividades: 10-40%

En el apartado "Otras actividades" se podrá valorar la participación activa en el proceso de aprendizaje, la realización de prácticas y ejercicios y la realización de otras actividades dirigidas. La realización de las prácticas de laboratorio y del resto de las actividades evaluables será obligatoria.

Antes del comienzo de cada curso escolar se concretarán en las fichas docentes los porcentajes exactos que se utilizarán durante ese curso para la evaluación de la materia, siendo comunes estos criterios para todos los grupos de una misma asignatura.

La calificación reflejará los resultados de aprendizaje de las diferentes competencias que se adquieren en el módulo o materia.

Evaluación detallada:

A mitad del cuatrimestre habrá una prueba de clase opcional y no liberatoria, cuyo peso en la nota de la asignatura será del 20% para los alumnos que deseen realizarla.

Convocatoria de febrero: Examen final obligatorio y escrito, formado por teoría y problemas. La nota de esta convocatoria será la mayor de la dos siguientes:

- Nota de la prueba de clase x 0,2 + Nota examen x 0,7 + Nota entrega ejercicios x 0,1
- Nota examen x 0,9 + Nota entrega ejercicios x 0,1.

Convocatoria de septiembre: Examen final escrito que incluye teoría y problemas. La nota de esta convocatoria será la nota del examen.

Mismo examen (prácticas y otros elementos de evaluación, en su caso) en todos los grupos y criterios detallados de puntuación comunes.

Exámenes:

- | | |
|---|--------------------------------------|
| <input checked="" type="checkbox"/> En Aula | <input type="checkbox"/> En Lab |
| <input checked="" type="checkbox"/> Final Feb | <input type="checkbox"/> Parcial Feb |
| <input type="checkbox"/> Final Jun | <input type="checkbox"/> Parcial Jun |
| <input checked="" type="checkbox"/> Final Sep | <input type="checkbox"/> Sin Examen |

Actividades formativas:

Las actividades formativas que se van a realizar para esta materia se dividen en tres grupos:

Actividades presenciales: 30-40% de la dedicación del alumno. Estas actividades podrán incluir:

Clases teóricas magistrales.

Clases de problemas.

Laboratorios.

Seminarios.

Actividades dirigidas: 10-15% de la dedicación del alumno. Estas actividades podrán incluir:

Trabajos dirigidos.

Tutorías dirigidas.

Trabajo personal: 50-55% de la dedicación del alumno. Estas actividades podrán incluir:

Trabajo personal no dirigido: Estudio, preparación de exámenes, realización de ejercicios.

Realización de exámenes.

Actividades docentes:

Reparto de créditos:

Teoría: 4,50

Problemas: 1,50

Laboratorios: 0,00

Otras actividades:

Clases teóricas: 3 horas de clases teóricas a la semana en aula.

Clases prácticas: 1 hora de clase práctica (problemas, discusión, ...) a la semana en aula.

Total horas presenciales: 4h. (40%)

Actividades dirigidas no presenciales 10%: realización y entrega de problemas propuestos.

Trabajo personal del alumno 50%: estudio, realización de ejercicios.

Bibliografía:

Básica:

- Hennessy, J. L., Patterson, D. A., "Computer Architecture: A Quantitative Approach", 5ª Ed., Morgan-Kaufmann, 2012.

- Culler, D., Singh, J., "Parallel Computer Architecture: A Hardware/Software Approach", Morgan Kaufmann, 1999

Complementaria:

- Baer, J.-L., "Microprocessor Architecture", Cambridge University Press, 2010

- Shen, J. P., Lipasti, M. H., "Modern Processor Design", McGraw Hill, 2005

- Sima, D., Fountain, T., Kacsuk, P., "Advanced Computer Architectures: A Design Space Approach", Addison Wesley, 1997.

Fecha: ____ de ____ de ____

Firma del Director del Departamento:



UNIVERSIDAD COMPLUTENSE DE MADRID
FACULTAD DE INFORMÁTICA

Fecha: ____ de _____ de ____

Firma del Director del Departamento: