



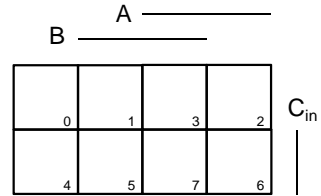
Este cuaderno **debe traerse relleno el día de realización de la práctica y debe presentarse al profesor al principio de la sesión.** Ningún estudiante podrá montar la práctica si el cuaderno está incompleto o incorrecto.

FUNDAMENTOS DE COMPUTADORES CUADERNO DE LA PRÁCTICA 2

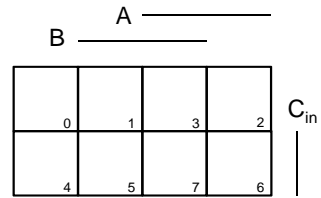
Tabla de verdad del sumador completo de 1 bit

C _{in}	A	B	C _{out}	S
0	0	0		
0	0	1		
0	1	0		
0	1	1		
1	0	0		
1	0	1		
1	1	0		
1	1	1		

Mapas de Karnaugh



S =



C_{out} =

Diseño del sumador completo de 1 bit

Indíquese para cada elemento y puerto el número de chip y pin correspondiente

Tabla de verdad del sumador de 2 bits

Cin	A ₁	A ₀	B ₁	B ₀	Cout	S ₁	S ₀
0	0	0	0	0			
0	0	0	0	1			
0	0	0	1	0			
0	0	0	1	1			
0	0	1	0	0			
0	0	1	0	1			
0	0	1	1	0			
0	0	1	1	1			
0	1	0	0	0			
0	1	0	0	1			
0	1	0	1	0			
0	1	0	1	1			
0	1	1	0	0			
0	1	1	0	1			
0	1	1	1	0			
0	1	1	1	1			

Cin	A ₁	A ₀	B ₁	B ₀	Cout	S ₁	S ₀
1	0	0	0	0			
1	0	0	0	1			
1	0	0	1	0			
1	0	0	1	1			
1	0	1	0	0			
1	0	1	0	1			
1	0	1	1	0			
1	0	1	1	1			
1	1	0	0	0			
1	1	0	0	1			
1	1	0	1	0			
1	1	0	1	1			
1	1	1	0	0			
1	1	1	0	1			
1	1	1	1	0			
1	1	1	1	1			

Diseño del sumador de 2 bits

Indíquese para cada elemento y puerto el número de chip y pin correspondiente