



EXAMEN PARCIAL DE FUNDAMENTOS DE COMPUTADORES

CURSO 2014-15, PRIMER PARCIAL (CONV. DE JUNIO), 13 DE FEBRERO DE 2015

1. **(1 punto)** Dados los siguientes números A: $(100111110101)_{C2}$ y B: $(111100101010)_{C2}$ codificados ambos en C2 con 12 bit, se pide:
- (0,6 puntos)** Calcular $(A+B)$ y $(A-B)$ en la misma representación indicando en cada caso si hay acarreo y/o desbordamiento.
 - (0,2 puntos)** Expresar los resultados obtenidos en decimal y hexadecimal.
 - (0,2 puntos)** Indicar en decimal el rango representable en C2 para esa longitud de palabra.
2. **(1 punto)** Usando el menor número de multiplexores 2 a 1 realice un circuito combinacional con 6 entradas de datos ($x_5...x_0$), 3 entradas de control ($s_2..s_0$) y una salida z que tenga el siguiente comportamiento:

s_2	s_1	s_0	Z
0	0	0	x_0
0	0	1	x_1
0	1	0	x_2
0	1	1	x_3
1	0	0	x_4
1	0	1	x_5
1	1	0	-
1	1	1	-

3. **(2,5 puntos)** Se quiere diseñar un sistema de limitación de velocidad de un buque gobernado por los parámetros: Estado de la mar (calma, agitada o encrespada) y Sentido de la marcha (atrás o adelante). El sistema da tres posibles límites:
- 30 nudos: Cuando el buque se mueve hacia atrás o cuando la mar está encrespada.
 - 40 nudos: Cuando el buque se mueve hacia delante y la mar está agitada.
 - 50 nudos: Cuando el buque se mueve hacia delante y la mar está en calma.

Se pide:

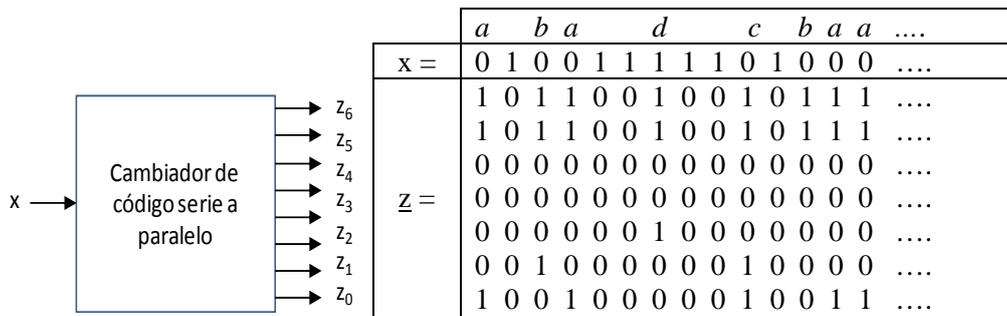
- (1 punto)** Obtener la tabla de verdad del sistema, indicando la codificación elegida para las entradas y salidas.
- (1 punto)** Utilizando el menor número de puertas NAND, implementar un circuito con el comportamiento anteriormente especificado.
- (0,5 puntos)** Calcular el retardo de propagación y el retardo de contaminación del circuito atendiendo a los siguientes parámetros:

Puerta	NAND (2 entradas)	NAND (3 entradas)	NAND (4 entradas)
Retardo (ps)	132	192	178

4. **(3 puntos)** Se desea diseñar una máquina secuencial para convertir el código serie de longitud variable (Huffman) de los caracteres a, b, c, d a su código paralelo de longitud fija (ASCII), según la tabla siguiente:

Carácter	Código de longitud variable (Huffman)	Código de longitud fija (ASCII)
a	0	1100001
b	10	1100010
c	110	1100011
d	111	1100100

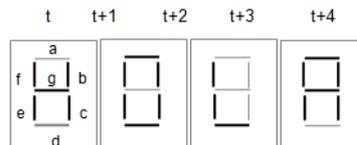
En los intervalos de tiempo que preceden a la llegada del último bit de un carácter de entrada las siete salidas valdrán 0. El comportamiento del cambiador secuencial de código queda reflejado en la siguiente figura, donde aparece una secuencia de entrada y su correspondiente de salida:



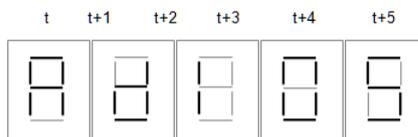
Se pide:

- (1,5 puntos) Modelar el sistema como una máquina Mealy.
 - (1,5 puntos) Implementar el sistema utilizando biestables D y el menor número de puertas lógicas.
5. (2,5 puntos) Se desea diseñar un sistema secuencial que muestre un mensaje en un display de 7-segmentos para colocarlo en la puerta de una tienda. El sistema recibe dos señales de entrada: una señal P que detecta si hay una persona en la puerta ('1' si hay una persona, '0' en caso contrario) y una señal E/S que detecta si la persona está saliendo o entrando de la tienda ('1' entrando, '0' saliendo). El funcionamiento del sistema es el siguiente:

- Si hay una persona y está entrando en el edificio, en el display se muestra secuencialmente la palabra HOLA.



- Si hay una persona que está saliendo del edificio se muestra secuencialmente la palabra ADIOS.



Suponiendo que las señales P y E/S se mantienen activas el número de ciclos suficiente para que los mensajes puedan mostrarse completos al menos una vez, se pide:

- (2 puntos) Implementar el sistema usando una ROM 16x7 (que almacene los patrones 7 segmentos de las letras que componen cada mensaje), un contador módulo 8, y las puertas lógicas que se necesiten.
- (0,5 puntos) Ampliar el sistema para que el usuario, a través de un entrada adicional S, pueda seleccionar la velocidad a la que se muestra el mensaje ('0' velocidad normal marcada por la frecuencia de reloj y '1' velocidad normal/2).