

Ejemplo de SW Pipeline para un vector de 9 componentes

En la cabecera y la cola se procesan 2 componentes

Las restantes componentes se procesan en 7 iteraciones

(Completar las iteraciones restantes y la cola)

Iteración	Instrucción	Valor R1	Dir. Memoria Referenciada	Operación realizada	Op LAN completada
Cab	LD F0, 0(R1)	64	M(64)	F0 <- M(64)	
Cab	ADDD F4,F0,F2	64		F4 <- F0+F2	
Cab	LD F0, -8(R1)	64	M(56)	F0 <- M(56)	
1	SD 0(R1), F4	64	M(64)	M(64) <- F4	x(9) = x(9)+s
1	ADDD F4,F0,F2	64		F4 <- F0+F2	
1	LD F0, -16(R1)	64	M(48)	F0 <- M(48)	
1	SUBI R1,R1,#8	56		R1<- 56	
1	BNE R1, #8, LOOP	56		Salto a LOOP	
2					
2					
2					
2					
2					
3					
3					
3					
3					
3					
4					
4					
4					
4					
4					
5					
5					
5					
5					
5					
6					
6					
6					
6					
6					
7					
7					
7					
7					
7					
Cola					
Cola					
Cola					